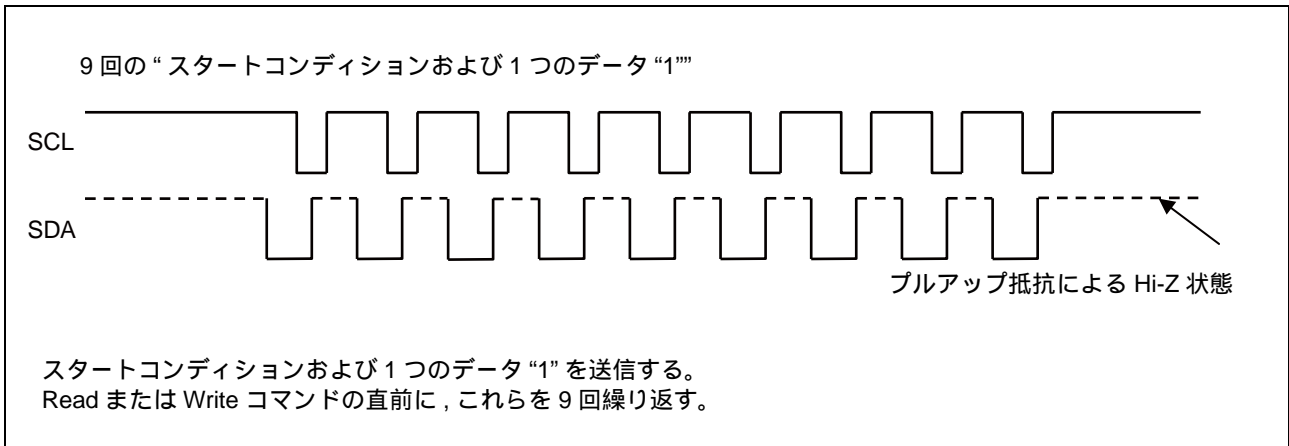


## ■ ソフトウェアリセットまたはコマンドリトライ

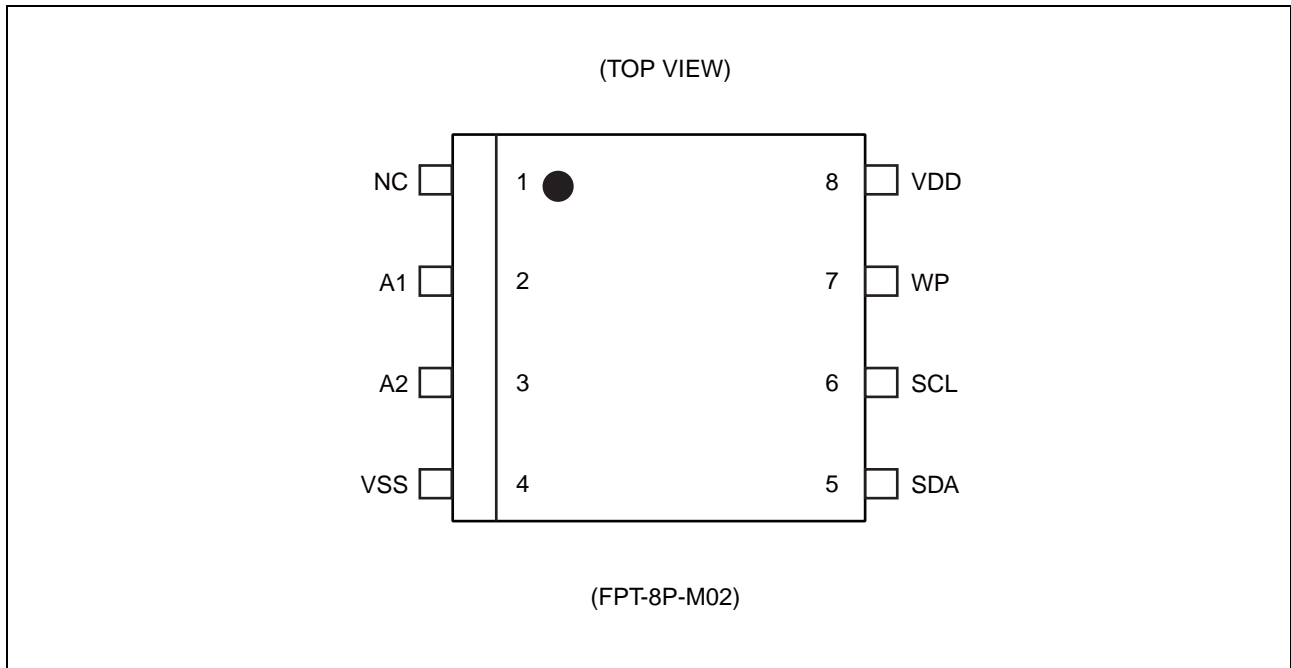
, PC  
, (1)  
, (2)  
,  
(1) ソフトウェアリセット  
SDA “L” SDA “H”



(2) コマンドリトライ  
I<sup>2</sup>C

# MB85RC04V

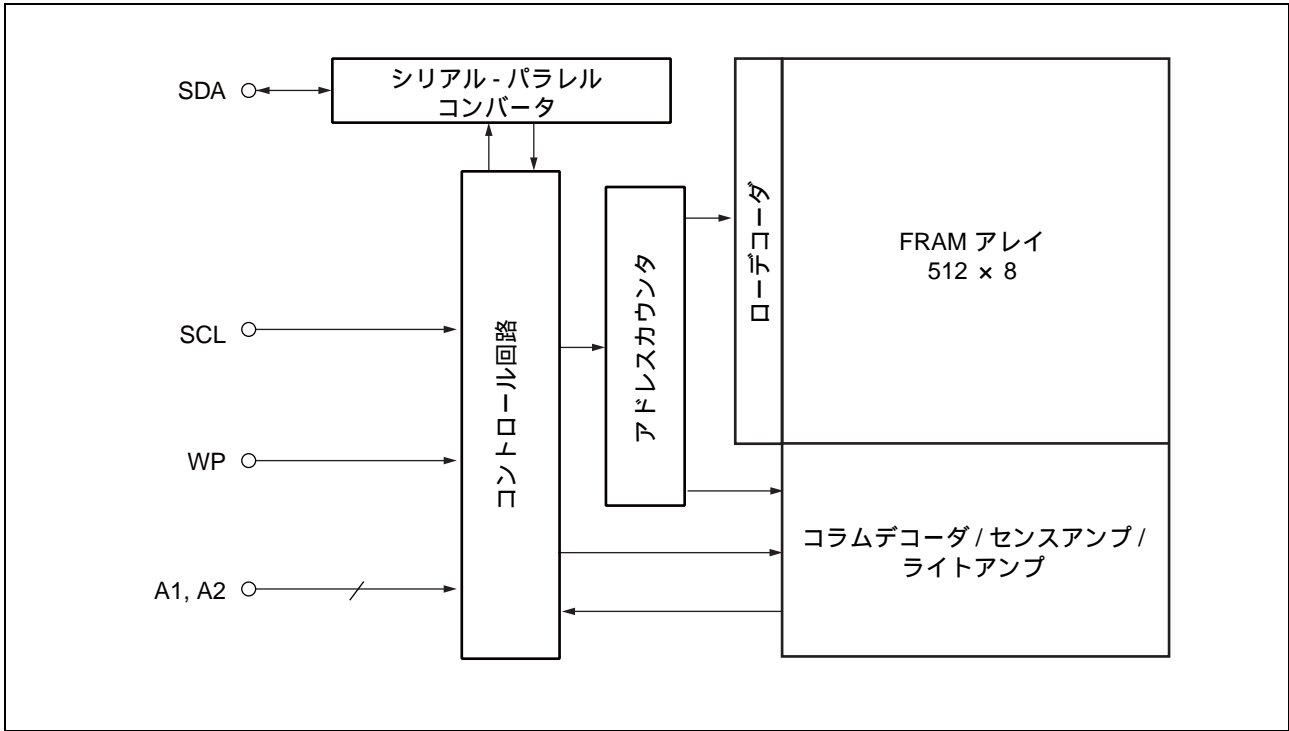
## ■ 端子配列図



## ■ 端子機能説明

端子番号	端子名	機能説明
1	NC	, VDD VSS
2, 3	A1, A2	( 4 ) VSS , VDD, VSS VSS , VDD, SDA A1, A2 “L”
4	VSS	
5	SDA	
6	SCL	
7	WP	“H” , “L” VSS
8	VDD	“L” ( )

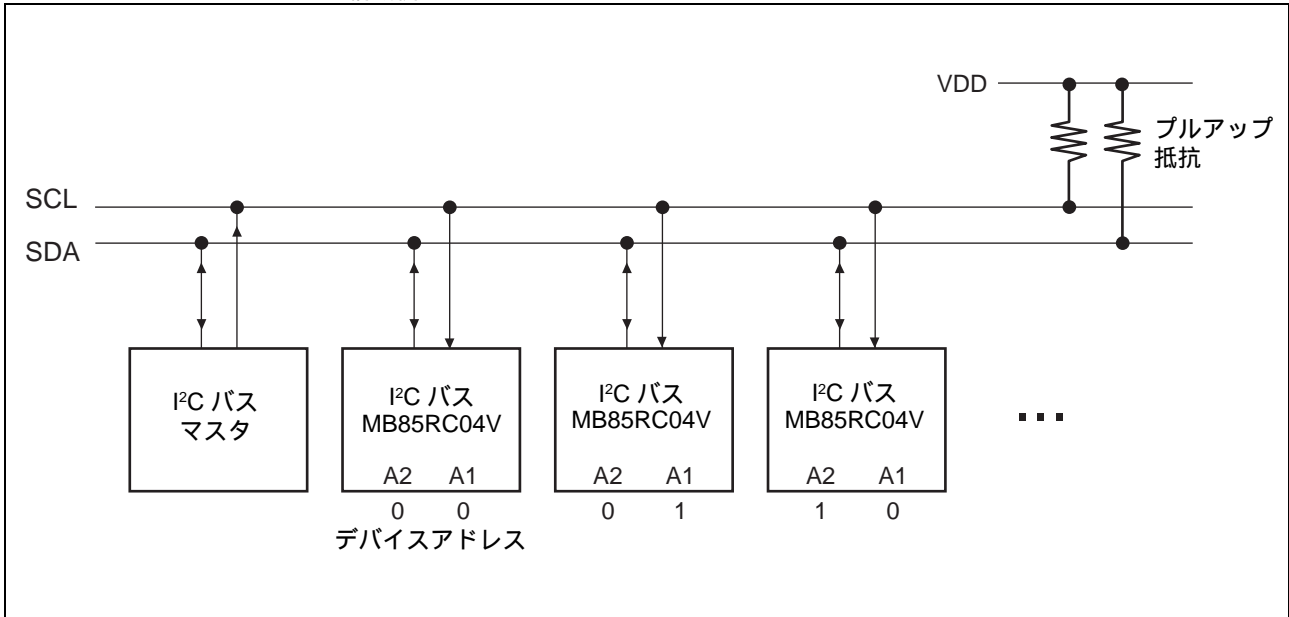
■ ブロックダイアグラム



■ I<sup>2</sup>C (Inter-Integrated Circuit)

MB85RC04V , 2 , PC , PC  
 , ,  
 , 1 ,

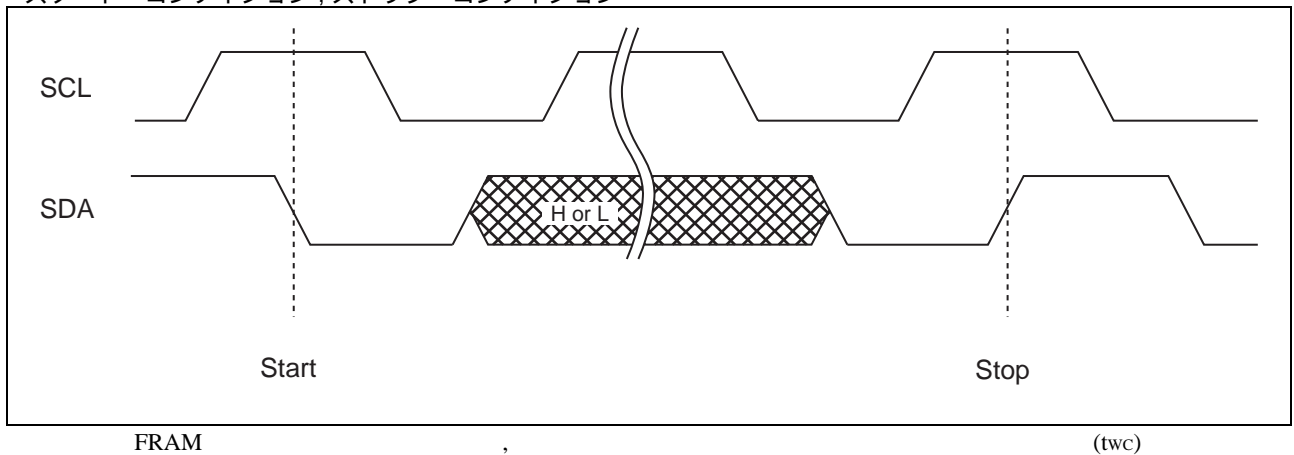
・ I<sup>2</sup>C インタフェースのシステム構成例



# MB85RC04V

## ■ I<sup>2</sup>C 通信の開始と終了

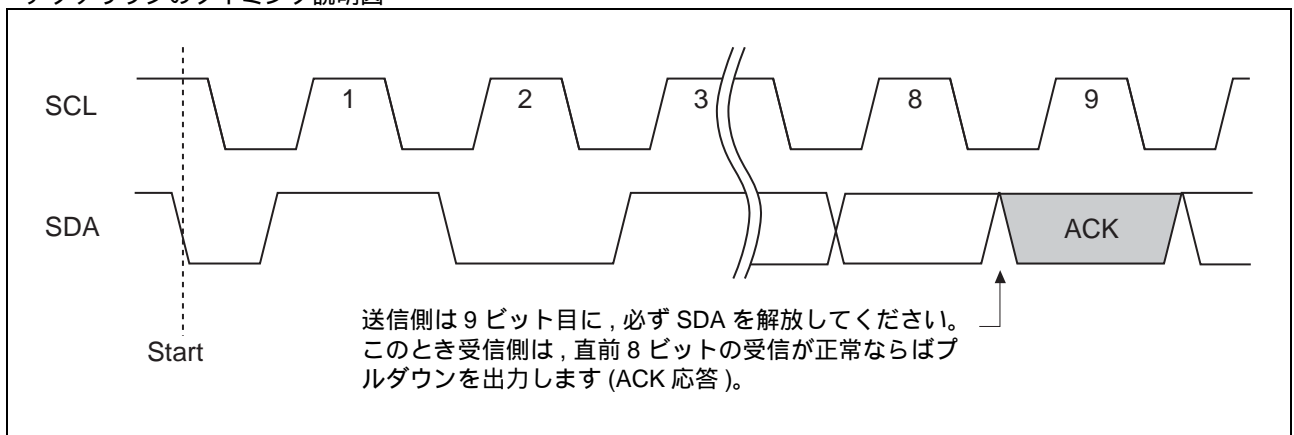
- ・スタート・コンディション  
 I<sup>2</sup>C SCL “H” SDA “H” “L”
- ・ストップ・コンディション  
 I<sup>2</sup>C SCL “H” SDA “L” “H”
- ・スタート・コンディション, ストップ・コンディション



## ■ アクノリッジ (ACK)

- ・送信側は 9 ビット目に、必ず SDA を解放してください。このとき受信側は、直前 8 ビットの受信が正常ならばプルダウンを出力します (ACK 応答)。
- ・Slave ACK “L”
- ・Slave NACK “H”
- ・Master ACK

### ・アクノリッジのタイミング説明図



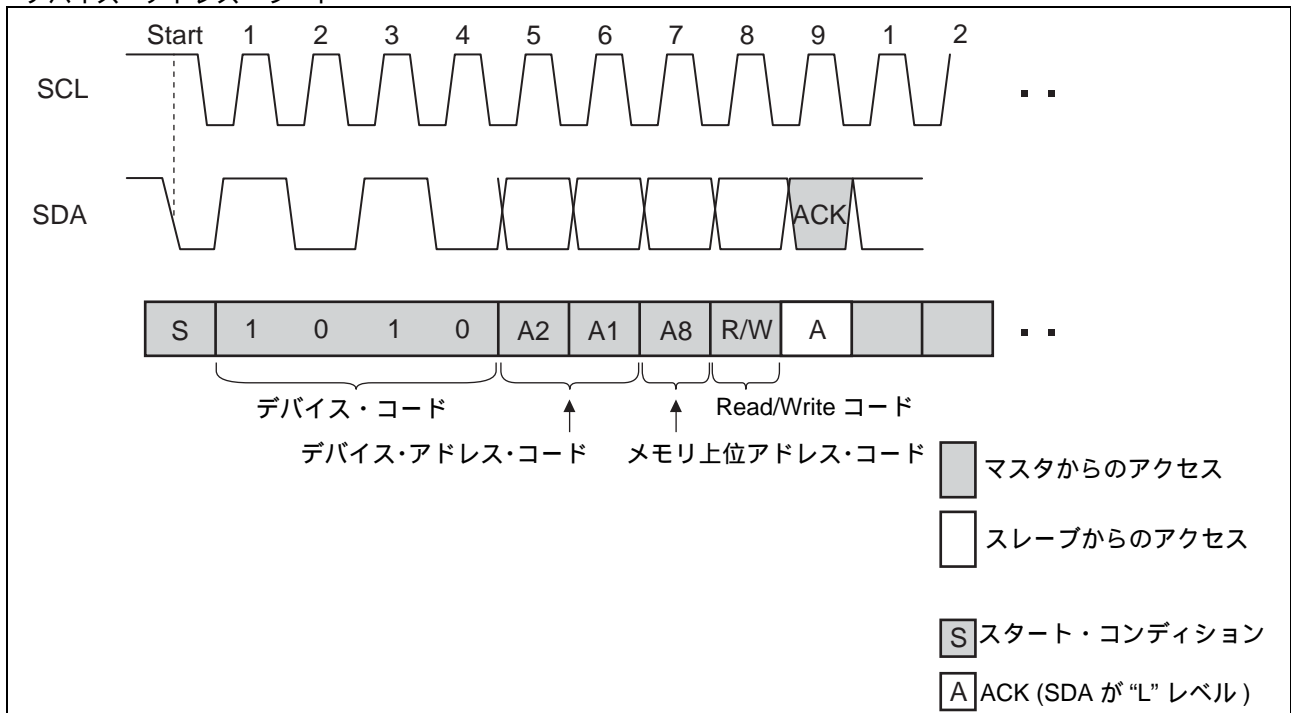
## ■ メモリアドレス構成

MB85RC04V , 9  
 Byte Write, Page Write, Random Read (1 ) (8 )  
 9  
 Current Address Read (1 ) (8 ) 9

## ■ デバイス・アドレス・ワード

- ・デバイス・コード (4 ビット)  
 (8 ) , (4 ) , (2 ) ,  
 (1 ) , Read/Write (1 ) 4 “1010”
- ・デバイス・アドレス・コード (2 ビット): A1, A2  
 (2 ) A2, A1 , 2
- ・メモリ上位アドレス・コード (1 ビット): A8  
 1
- ・Read/Write コード (1 ビット)  
 8 , R/W (Read/Write) “0” , “1”  
 “1010”

## ・ デバイス・アドレス・ワード



## ■ データ構成

ACK“L” (8) , 9  
8 ACK , Byte Write, Page Write, Random Read  
Current Address Read  
8  
9 ACK“L”  
8 ACK“L”

## ■ FRAM のアクノリッジ・ポーリング不要について (Acknowledge Polling)

FRAM ACK \*  
E<sup>2</sup>PROM ,  
(8) , 9

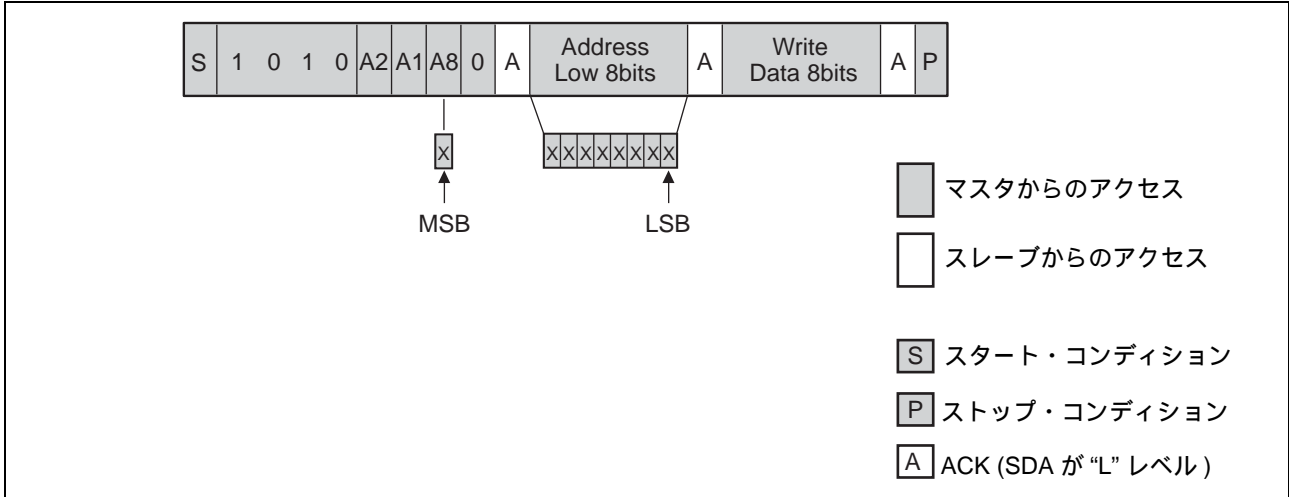
## ■ ライトプロテクト (WP)

“H” ,  
“L” , “H” , “L”  
, WP  
VSS , “L” ( )

## ■ コマンド

### ・ Byte Write

ACK (R/W "0" ) ACK

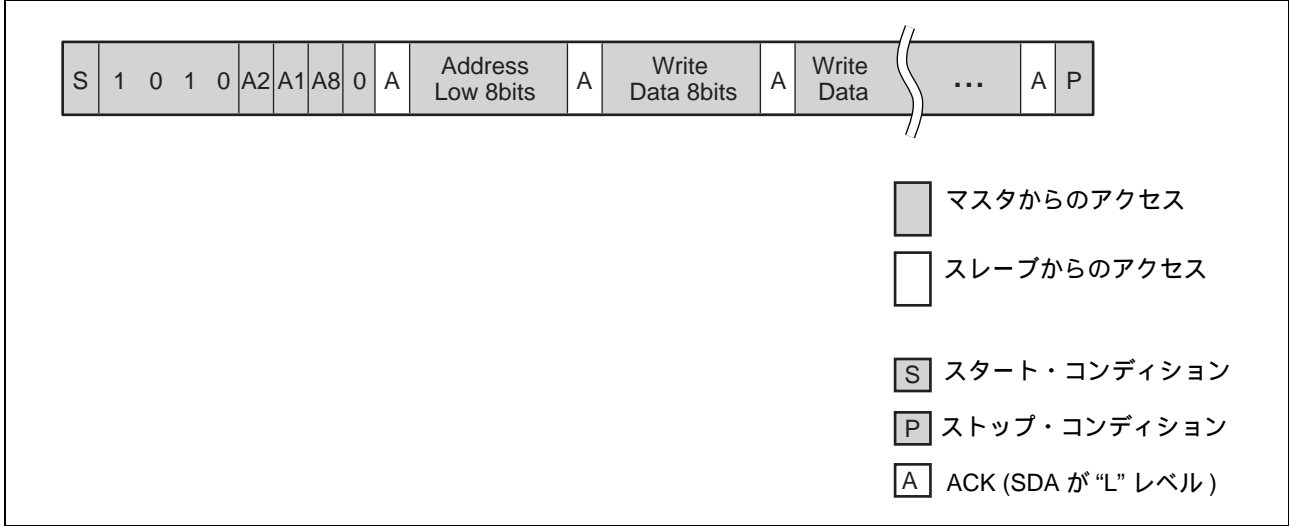


### ・ Page Write

#### Byte Write

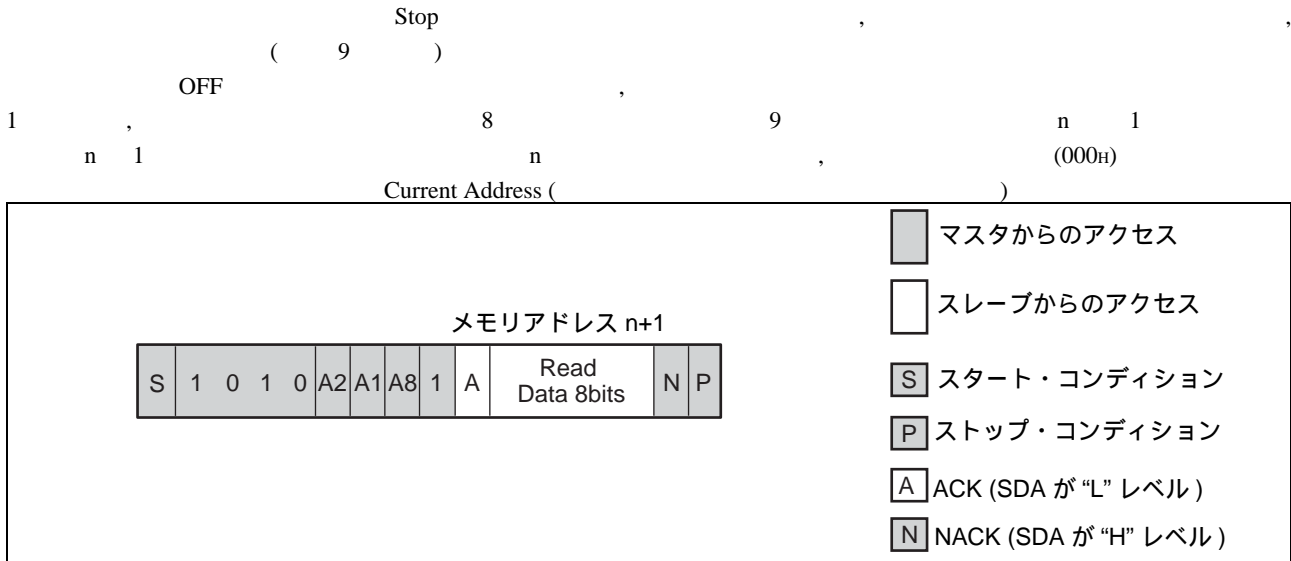
( (000H) , 512

,FRAM ,ACK ,FRAM

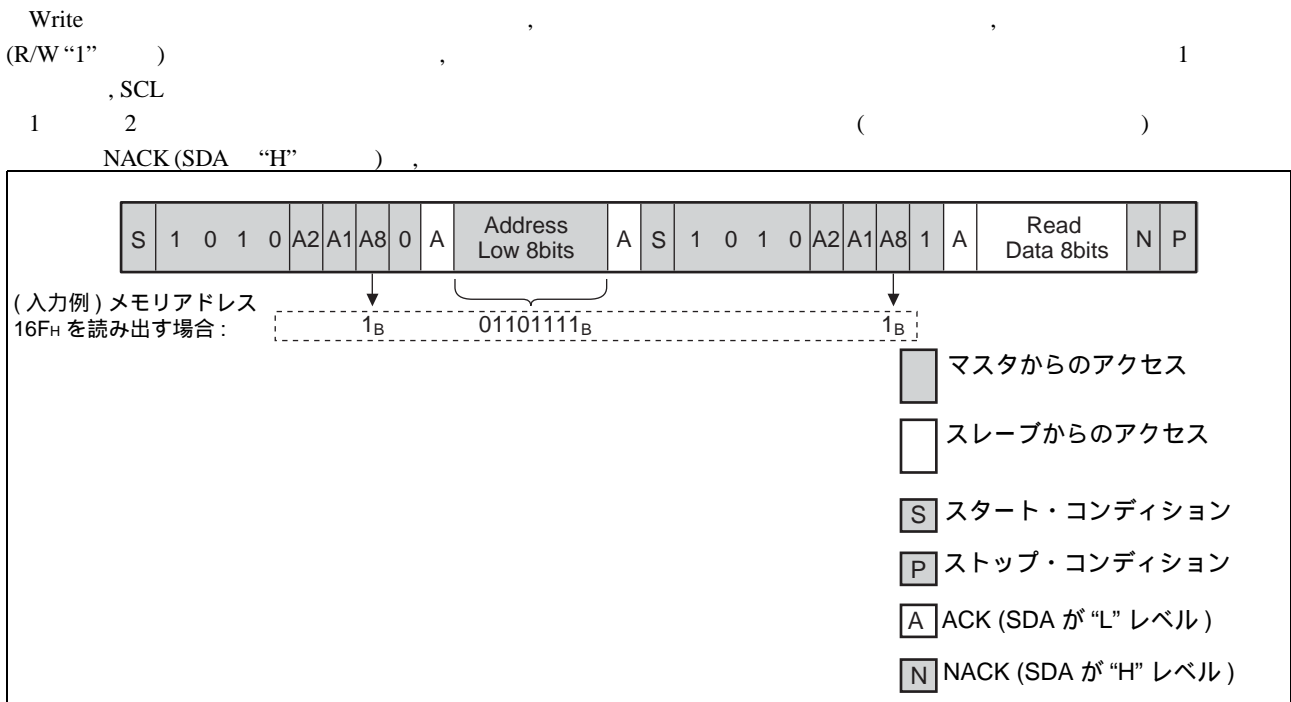


# MB85RC04V

## ・ Current Address Read



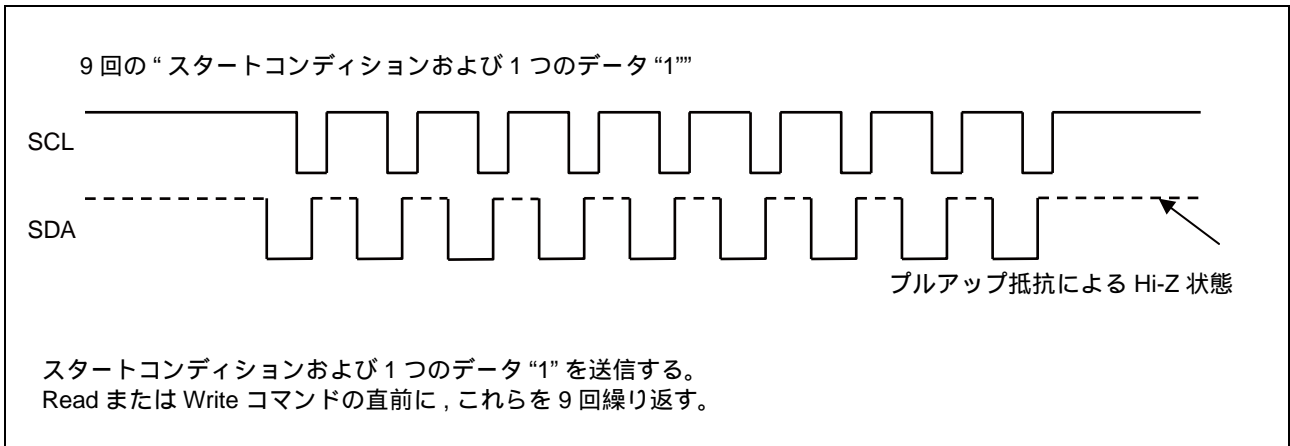
## ・ Random Read





## ■ ソフトウェアリセットまたはコマンドリトライ

, PC  
, (1)  
, (2)  
,  
(1) ソフトウェアリセット  
SDA “L” SDA “H”



(2) コマンドリトライ  
I<sup>2</sup>C

## ■ 本版での主な変更内容

ページ	場所	変更箇所
1		10 ( 85 °C) 10 ( 85 °C), 95 ( 55 °C), 200 ( 35 °C)
11		40 °C 55 °C
14		ON , ON V <sub>DD</sub> 0 V ( )
	FRAM	