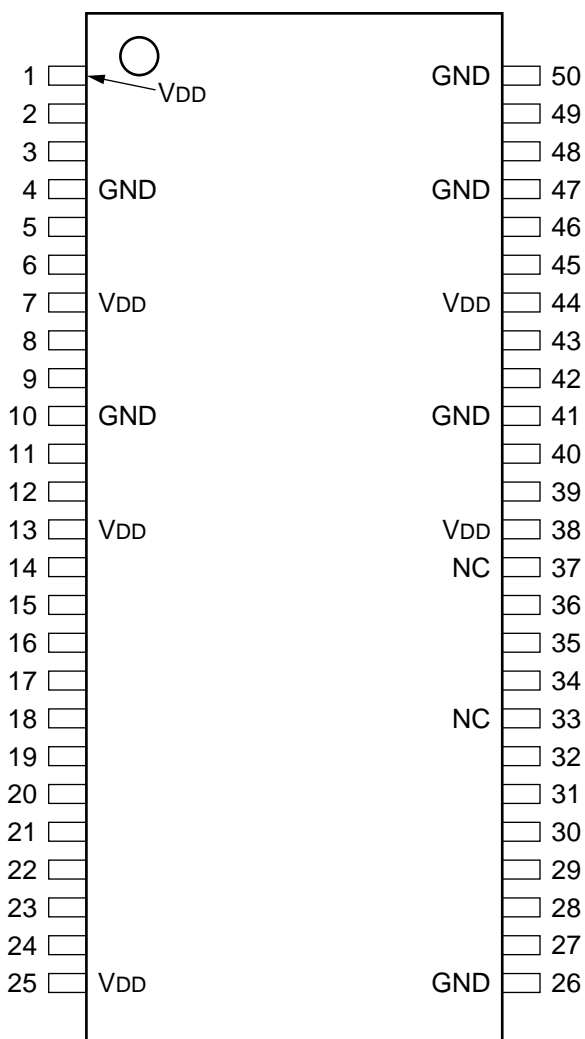


C-MOS 16 M (1,048,576 × 16)-BIT SYNCHRONOUS DRAM

—TOP VIEW—



PIN NO.	I/O	SIGNAL	PIN NO.	I/O	SIGNAL
1	—	VDD	26	—	GND
2	I/O	DQ0	27	I	A4
3	I/O	DQ1	28	I	A5
4	—	GND	29	I	A6
5	I/O	DQ2	30	I	A7
6	I/O	DQ3	31	I	A8
7	—	VDD	32	I	A9
8	I/O	DQ4	33	—	NC
9	I/O	DQ5	34	I	CKE
10	—	GND	35	I	CLK
11	I/O	DQ6	36	I	UDQM
12	I/O	DQ7	37	—	NC
13	—	VDD	38	—	VDD
14	I	LDQM	39	I/O	DQ8
15	I	\overline{WE}	40	I/O	DQ9
16	I	\overline{CAS}	41	—	GND
17	I	\overline{RAS}	42	I/O	DQ10
18	I	\overline{CS}	43	I/O	DQ11
19	I	A11	44	—	VDD
20	I	A10	45	I/O	DQ12
21	I	A0	46	I/O	DQ13
22	I	A1	47	—	GND
23	I	A2	48	I/O	DQ14
24	I	A3	49	I/O	DQ15
25	—	VDD	50	—	GND

INPUT

A0 -A10 : ADDRESS
 A11 : BANK SELECT ADDRESS
 \overline{CAS} : COLUMN ADDRESS STROBE
 CKE : CLOCK ENABLE
 CLK : SYSTEM CLOCK
 \overline{CS} : CHIP SELECT
 LDQM, UDQM : DATA INPUT/OUTPUT MASK
 \overline{RAS} : ROW ADDRESS STROBE
 \overline{WE} : WRITE ENABLE

INPUT/OUTPUT

DQ0 - DQ15 : DATA

