

汕头华汕电子器件有限公司

NPN SILICON TRANSISTOR

BU406 晶体管芯片说明书

芯片简介

芯片尺寸:4英寸(100mm)

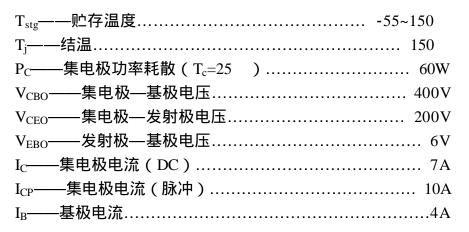
芯片代码: C270AG-00 芯片厚度: 240±20µm 管芯尺寸: 2700×2700µm²

焊位尺寸:B极550×900µm²;E极550×1100µm²

电极金属:铝 背面金属:银

典型封装: BU406, BU406H

极限值(Ta=25)(封装形式:TO-220)



电参数 (Ta=25)(封装形式:TO-220)

参数符号	符号说明	最小值	典型值	最大值	单 位	测 试 条 件
BV_{CEO}	集电极—发射极击穿电压	200			V	$I_C=10$ mA , $I_B=0$
I_{CES}	集电极—发射极截止电流			5	mA	V_{CE} =400V , V_{BE} =0
I_{EBO}	发射极—基极截止电流			1	mA	V_{EB} =6V , I_{C} =0
$h_{\rm FE}$	直流电流增益	12				$V_{CE}=1V$, $I_{C}=1A$
		5				$V_{CE}=1V$, $I_{C}=5A$
		30				$V_{CE}=5V$, $I_{C}=2A$
		8				$V_{CE}=5V$, $I_{C}=5A$
V _{CE} (sat)	集电极—发射极饱和电压			1	V	$I_C=5A$, $I_B=0.5A$
				1	V	$I_C=5A$, $I_B=0.8A$
V _{BE} (sat)	基极—发射极饱和电压			1.2	V	$I_C=5A$, $I_B=0.5A$
				1.2	V	$I_C=5A$, $I_B=0.8A$
f_T	特征频率	10			MHz	V_{CE} =10V , I_{C} =0.5A
t_{OFF}	下降时间			0.75	? s	$I_{C}=5A$, $I_{B}=0.5A$

管芯示意图

